(9) 日本国特許庁 (JP)

40特許出願公開

如公開特許公報(A)

10

昭55—111151

60Int. Cl.³ H 01 L 27/00 23/28 識別記号

庁内整理番号 6426-5F 7738-5F 43公開 昭和55年(1980)8月27日

発明の数 1 審査請求 未請求

(全 3 頁)

每集積回路装置

21特

願 昭54-18823

22出 願 昭54(1979) 2月20日

72発 明 者 大野兼一

東京都港区芝五丁目33番1号日 本電気株式会社内。

九出 願 人 日本電気株式会社

東京都港区芝5丁目33番1号

事代 理 人 弁理士 内原晋

明 細 書

1. 発明の名称

集積回路装置

2 特許請求の範囲

支持体の上に成1の電子回路部品を搭載加定し 改成1の電子回路部品上に現2の電子回路部品を 搭載固定したことを特徴とする集積回路装置。

3. 発明の評細な説明

この発明は無板回路装置に関するものである。 従来の樹脂判止型の集板回路装置の実装構成は 鉄1 図(4)のように樹脂判止外装1 から外部加子2 を引き出したものである。この第1 図(4)に示した 乗機回路装置の組立通程を終1 図(5)によって示す。 すなわち倒・コパー等の金属板を、一個が一体化 された状態でプレス打ち抜き収いはエッテング等 の方法により所要の形状に形成してリード2 とな しての他性を金収いは銀メッキ等の表面処理の角

とされたリード枠4となし、リード2の一端には 金・シリコン収いは蝦ベースト等の最着剤層5を 介して、シリコン等の基板に形成された半導体集 植回路3を固定し、との半導体集積回路3の電板 6とり ド2内の一部との間を金収いはアルミニ ウム等のワイヤでにより電気的に接続する。さら にエポキン収いはシリコーン系等の樹脂によるト ランスファモールディング等の方法により樹脂到 止を行なった後、リード枠4の切断、リード2の 折り曲げ等の作業を行なりことにより期 1-30(4)で **かした何道を得る。しかし他々の回路機能を実現** する為に無検回路委置が半身体系横回路成いは能 **회太子以い、容益・抵抗等の受動太子を含む粒子** 回路的站を収数値必要な場合、セラミック等の基 私父はプリント収等の上に上記半導体巣板回路を 複数個搭載したり、或いは上配能動気子又は受動 米子を含む電子回路部品と半体体集積回路等を組 せせて活動して電気的に最优する必要がある。 従 ってセラミック高板収いはブリント板上の上配電 子回時歌品の周囲は実装密度が低くなり、使用部、

20

1 (

1 !

20

品数の増大・接続点数の増大・回路機能を実現する為の単立コストの増大等の結果をもたらすという欠点があった。

したがって本名明の目的は高密度突襲と、そ様な回路機能を低度な価格で提供する集積回路装置を提供するとにある。

本発明による無機回路装置は、1位以上の電子 回島 品品をその表面に搭載固定した電子回転 品品 を有することを特徴とする。

とのような本発明によれば、分メッキ界の表面 処理を施とされたリードフレーム 放いにモラミッ ク基や等の一部に半導体無機回路或いは範囲メナ 或いは受効素子を含む電子固格部品を除む無定し さらにその上に上配電子回路部品の外配引き出し 用電風が露出する程度の位置に1 簡以上の半導体 無機回路或いは能動或子或いは受動メチを含む電子回路部品の外部引き出し用電極とリードフレームの 時間の外部引き出し用電極とリードフレームの 一部成いはモラミック基極上の電像の個、さらに 電子回路部品の外部引き出し用電極間を電気的に 電子回路部品の外部引き出し用電極間を電気的に

電子回路部品たとえばると13の外部引き出し用 電極たとえば6と16を電気的に設続してもよい。 つきにエポキシ系成いはシリコーン系件の倒脂1 によるトランスファモールディング等の方法によ り衛脂割止を行ないリード枠もの切断、リード2 の折り曲げ等の作業を行なうととにより第1図(a) で示したと同様の外観を呈する集積回路装置を得る

一本発明による集積回路装置性第2-四代示した実施門に止まらず、アルミナセラミックを材料にした配額差板の上に搭載固定してもよく、金属製のカンケースを用いてもよい。ワイヤの着りに、低子回路部品に対応した孔を有する絶縁性フィルム上に形成した場体層の一端と電子回路部品の外部引き出し用電極をハンダ付け或いは熱圧複数読法を用いて電気的な接続を行なってもよいことは論を特たない。

以上述べた如くとの発明を実施するととにより 従来から行なわれてきた半導体無機臨終番品と做 別部品の組合せ、機成無機回路等を用いた無機回

- 5 -

接続することによって集積回路装置が得られる。 次にこの発明の一実施例による製積回路要置を 第2図を参照して説明する。所要の形状に形成さ れ一部皮いは全域が金メッキされたリード2の一 話に半導体集長国路皮いは能効果子皮いは受動業 子等を含む電子回路部品3を金・シリコン皮いは 製ペースト等の接着削減5を介して搭載固定され る。さらに電子回烙部品3の上に1個以上の半導 体巣横回略以いは能動無子或いは受動は子等を含 む電子回路配品13,23,33···(23,33···甘函示 せず)を非導電性の張潛剤増15を介して搭載固 定される。ととで電子回路部品」3、あるいは凶 示していない23,33…の大きさは電子回路部品 3 の外配引き出し用電低6,6'に金ワイヤフを水 ンディングするの化支障心無い程度のものにする。 また電子回路部品3の装面に絶縁性の保護層が形 成されていれば接着削層15は非峰な性である必 畏はない。つぎに金ワイヤブにより回路形的3.。 13,23 … の外部引き出し用電極 8,6′,16,16′ …とリード2内の一部との間を電気的に接続する。

終表面では不可能であった高密度実装と多様な回 終機能を低度な価格で提供することが可能である。

4. 図面の耐辛な説明

第1 図(4) レンボー図(b)は、それぞれ従来の集 機回路装置を示す組織図シンが断面図であり、第 2 図はこの発明による禁機回路装置の一実施例を 示す断面図である。

代理人 并赠士 内 原 皆

20

15

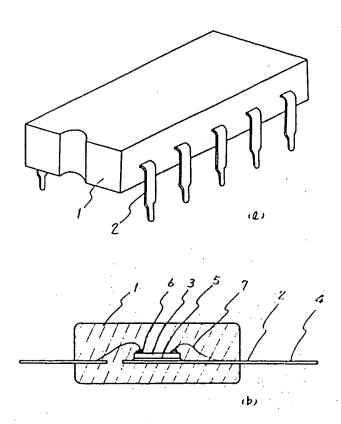
1 ()

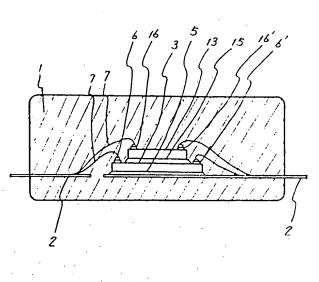
5

10

15

20





第2回

第1回